

Exercice 2 : Architecture Matérielle - Ordonnancement - Expressions Booléennes

1.

Numéro du périphérique	Adresse	Opération	Réponse de l'ordonnanceur
0	10	écriture	OK
1	11	lecture	OK
2	10	lecture	ATT
3	10	écriture	ATT
0	12	lecture	OK
1	10	lecture	OK
2	10	lecture	OK
3	10	écriture	ATT

2. Nous savons que "Si un périphérique demande la lecture à une adresse à laquelle on a déjà accédé en écriture, l'ordonnanceur répond "ATT" et la lecture n'a pas lieu.". On peut donc conclure que la lecture ne se fera jamais sur l'adresse 10 puisqu'elle est occupée par le périphérique 0 en écriture.

3. a.

Tour	Ordre	Périphérique 0 → Adresse 10 (écriture)	Périphérique 1 → Adresse 10 (lecture)
1	0 - 1 - 2 - 3	OK	ATT
2	1 - 2 - 3 - 0	ATT	OK
3	2 - 3 - 0 - 1	OK	ATT
4	3 - 0 - 1 - 2	OK	ATT

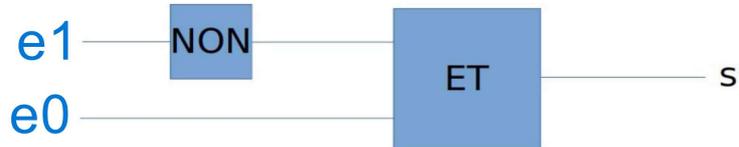
3. b. Nous constatons que l'écriture a lieu au 1er tour et la lecture au 2ème tour donc la réponse est 1/4 soit 25%.

CORRECTION – NSI - 2022 Sujet Polynésie

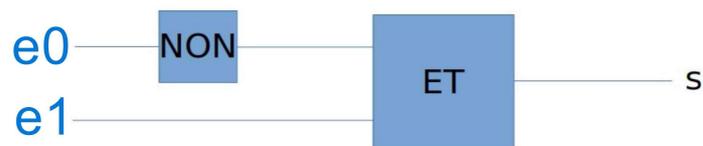
4.

Tour	Numéro du périphérique	Adresse	Opération	Réponse de l'ordonnanceur	ATT_L	ATT_E
1	0	10	écriture	OK	vide	vide
1	1	10	lecture	ATT	(1, 10)	vide
1	2	11	écriture	OK	(1, 10)	vide
1	3	11	lecture	ATT	(1, 11) (3, 11)	vide
2	1	10	lecture	OK	(3, 11)	vide
2	3	11	lecture	OK	vide	vide
2	0	10	écriture	ATT	vide	(0, 10)
2	2	12	écriture	OK	vide	(0, 10)
3	0	10	écriture	OK	vide	vide
3	1	10	lecture	ATT	(1, 10)	vide
3	2	11	écriture	OK	(1, 10)	vide
3	3	12	lecture	OK	(1, 10)	vide

5. a. Sélection du périphérique 1 :



5. b. Sélection du périphérique 2 :



5. c. Sélection du périphérique 0 :

