

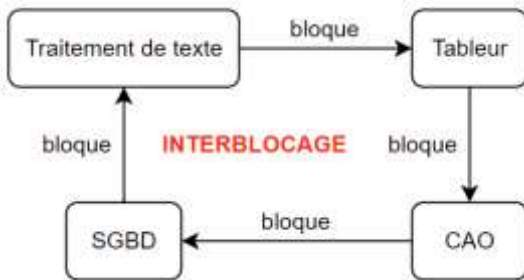
Correction

NSI - 2021 Amérique (21-NSIJ1AN1)

Exercice 2 - SoC, Gestion des processus et Routage

1. Les systèmes sur puces permettent une plus grande intégration grâce à leur faible encombrement. La proximité des composants permet une plus grande rapidité de traitement et une consommation énergétique réduite. Enfin l'automatisation de leur production permet d'obtenir des coûts réduits.

2. Le Traitement de texte attend la donnée D2 bloquée par l'application SGBD qui attend la donnée D4 bloquée par l'application CAO qui attend la donnée D5 bloquée par le Tableur qui attend la donnée D1 bloquée par le Traitement de texte. Cette situation est un **interblocage**.



3. Route : A, B, E, F

4. Pour réaliser ce schéma, il suffit de repérer les passerelles identiques à la destination pour chaque routeur.

